

ブロックゲージの JCSS 校正

校正結果は、ILAC/APLACのMRA（相互承認取決）を通じて、国際的に受け入れられます。

■ 対象測定器

ブロックゲージ



■ 校正範囲及び校正の不確かさ

校正範囲	校正の不確かさ ($k = 2$)
0.5 mm 以上 100 mm 以下	0.15 μm

端子構造によって、校正できない場合があります。
校正の不確かさは、校正範囲で一番小さなものを記載しています。

■ 校正手数料

例 ブロックゲージ 1個 の場合

料 金 1,600 円 （校正証明書を含む。税別）



日本電気計器検定所 標準部 校正サービスグループ

〒108-0023 東京都港区芝浦四丁目15番7号

TEL : 03-3451-6762 FAX : 03-3451-1497

E-Mail : kousei-info@jemic.go.jp

URL : <http://www.jemic.go.jp>